

## Two-quadrant CMOS analogue divider

Dualibe, C., Verleysen, M. and Jespers, P. (1998) *Two-quadrant CMOS analogue divider*. Electronics Letters, 34 (12). pp. 1164-1165. ISSN 0013-5194

El texto completo no está disponible en este repositorio.

### RESUMEN

A novel circuit performing the division operation is proposed. The numerator and denominator input data are currents whereas the output quotient is a voltage. The circuit was designed to be used in the defuzzifier of a fuzzy controller.

**TIPO DE DOCUMENTO:** Artículo

**DOI:** <https://doi.org/10.1049/el:19980861>

**PALABRAS CLAVE:** CMOS integrated circuits. Linear integrated circuits. Linear network synthesis.

**TEMAS:** [T Tecnología > TK ingeniería eléctrica. Ingeniería electrónica nuclear](#)

**UNIDAD ACADÉMICA:** [Universidad Católica de Córdoba > Facultad de Ingeniería](#)